

仕様書

1. 件名

PCIe トリガ分配ボードの購入

2. 目的

本件は、国立研究開発法人量子科学技術研究開発機構（以下「QST」という。）が運用する NanoTerasu において、PCIe トリガ分配ボードの購入を行うものである。

3. 納期

令和 9 年 3 月 26 日（金）

（詳細な実施時期は別途打ち合わせの上決定する。）

4. 納入場所及び納入条件

〒980-0845 宮城県仙台市青葉区荒巻字青葉 468-1

NanoTerasu エントランスホール 置き配保管所（置き配、宅配便、持込渡し可）

・製品は運搬時の破損等を避けるため、断衝機能のある箱に入れて納品すること。

5. 仕様（相当品可）

製品	型番	数量
トリガ分配ボード	RCB-LVDS-TRIG8	15

6. 仕様の詳細

6.1. トリガ分配ボードの仕様の詳細

- OS: Ubuntu 22.04.1 LTS で動作可能
- フルハイト、シングルスロットサイズの PCI Express ボード、Gen2 対応
- 1 チャンネル以上のトリガ入力（LVTTTL, 120 Hz 以上のトリガを入力可能）
- 8 チャンネル以上のトリガ出力（LVDS）
- チャンネルごとにトリガの遅延時間を 10 ns 刻みで設定可能
- 出力コネクタは RJ45、1 本につき、2 つのトリガ出力および電源供給機能（12 V/GND）を有する
- 開発言語：gnu gcc C 言語

7. 検査条件

納入時に員数検査、外観検査の合格をもって検査合格とする。

8. 契約不適合責任

契約不適合責任については、契約条項のとおりとする。

9. グリーン購入法の推進

(1) 本契約において、グリーン購入法（国等による環境物品等の調達の推進等に関する法律）に適合する環境部品（事務用品、OA 機器等）が発生する場合は、これを採用する。

(2) 本仕様書に定める提出図書（納入印刷物）については、グリーン購入法の基本方針に定める「紙類」の基準を満たしたものであること。

10. 協議

本仕様書に記載されている事項及び本仕様書に記載のない事項について疑義が生じた場合は、QST と協議のうえ、その決定に従うものとする。

11. その他

(1) 製品の契約不適合について明らかになった場合、使い勝手等を含む性能が保証できるよう速やかに対処すること。

(2) 契約不適合責任期間の内外を問わず、故障や不良等が発生した場合には速やかな対処が可能であること。また原因と対処方法を速やかに QST に報告すること。

（要求者）

部課（室）名： NanoTerasu センター

高輝度放射光研究開発部 加速器グループ

氏 名： 菅 晃一